



(19) 대한민국특허청(KR)
(12) 등록특허공보(B1)

(45) 공고일자 2015년04월08일
(11) 등록번호 10-1509610
(24) 등록일자 2015년04월01일

(51) 국제특허분류(Int. Cl.)
B81B 7/02 (2006.01) G01G 9/00 (2006.01)
G01N 33/00 (2006.01)

(21) 출원번호 10-2014-0027977

(22) 출원일자 2014년03월10일

심사청구일자 2014년03월10일

(56) 선행기술조사문헌

US07282329 B2*

JP2001507801 A

KR100425677 B1

KR1020090113643 A

*는 심사관에 의하여 인용된 문헌

(73) 특허권자

서강대학교산학협력단

서울특별시 마포구 백범로 35 (신수동, 서강대학교)

(72) 발명자

이정철

서울특별시 강남구 선릉로 221 204동 1202호

김주현

인천 계양구 장군봉길 12, 101동 1103호 (굴현동, 굴현아이파크)

(74) 대리인

지현조

전체 청구항 수 : 총 11 항

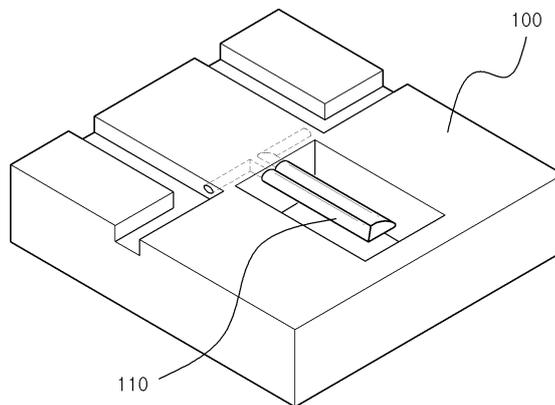
심사관 : 이관호

(54) 발명의 명칭 마이크로채널 공진기 및 그 제조방법

(57) 요약

이동하는 물질의 질량에 따라 공진 주파수가 변화하는 원리를 이용하여 목적물의 질량 및 특성을 측정할 수 있는 마이크로채널 공진기 제조방법은, 실리콘기판을 제공하는 단계, 실리콘기판의 내부에 공동 채널(cavity channel)을 형성하는 단계, 공동 채널의 내부 벽면을 산화시켜 공동 채널의 내부 벽면에 중공형 마이크로 채널구조체(micro channel structure)를 형성하는 단계, 및 마이크로 채널구조체가 실리콘기판에 대해 공진 운동 가능하도록 마이크로 채널구조체의 주변을 부분적으로 제거하는 단계를 포함한다.

대표도 - 도1



이 발명을 지원한 국가연구개발사업

과제고유번호 201333027.01

부처명 교육과학기술부

연구관리전문기관 (재)한국연구재단

연구사업명 글로벌연구네트워크

연구과제명 나노입자의 질량 및 열 물성치 측정을 위한 히터가 내장된 나노유동채널 공진구조물 개발

기여율 1/1

주관기관 서강대학교 산학협력단

연구기간 2011.09.01 ~ 2012.08.31

명세서

청구범위

청구항 1

이동하는 물질의 질량에 따라 공진 주파수가 변화하는 원리를 이용하여 목적물의 질량 및 특성을 측정할 수 있는 마이크로채널 공진기 제조방법에 있어서,

실리콘기판을 제공하는 단계;

상기 실리콘기판의 내부에 공동 채널(cavity channel)을 형성하는 단계;

상기 공동 채널의 내부 벽면을 산화시켜 상기 공동 채널의 내부 벽면에 중공형 마이크로 채널구조체(micro channel structure)를 형성하는 단계; 및

상기 마이크로 채널구조체가 상기 실리콘기판에 대해 공진 운동 가능하도록 상기 마이크로 채널구조체의 주변을 부분적으로 제거하는 단계;

를 포함하는 마이크로채널 공진기 제조방법.

청구항 2

제1항에 있어서,

상기 실리콘기판의 내부에 공동 채널(cavity channel)을 형성하는 단계는,

상기 실리콘기판 상에 복수개의 트렌치(trench)를 형성하는 단계; 및

상기 복수개의 트렌치를 이용하여 상기 실리콘기판의 내부에 상기 공동 채널을 형성할 수 있도록 상기 실리콘기판을 어닐링(annealing)하는 단계;를 포함하고,

상기 실리콘기판의 어닐링시 서로 인접한 상기 트렌치가 서로 연결되며 상호 협조적으로 상기 공동 채널을 형성하는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 3

제2항에 있어서,

상기 트렌치를 형성하는 단계는,

상기 실리콘기판 상에 제1포토레지스트 패턴을 패터닝하는 단계;

상기 제1포토레지스트 패턴을 이용하여 상기 실리콘기판의 표면을 제1에칭하는 단계; 및

상기 제1포토레지스트 패턴을 제거하는 단계;를 포함하고,

상기 트렌치는 상기 제1에칭시 형성되는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 4

제1항에 있어서,

상기 마이크로 채널구조체의 주변을 부분적으로 제거하는 단계는,

상기 실리콘기판의 상면에 제2포토레지스트 패턴을 패터닝하는 단계;

상기 제2포토레지스트 패턴을 이용하여 상기 실리콘기판에서 상기 마이크로 채널구조체의 주변을 부분적으로 제2에칭하는 단계; 및

상기 제2포토레지스트 패턴을 제거하는 단계;

를 포함하는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 5

제1항에 있어서,

상기 마이크로 채널구조체의 주변을 부분적으로 제거함에 따라, 상기 마이크로 채널구조체는 일단에 고정단을 가지며 타단에 자유단을 갖는 캔틸레버(cantilever) 구조로 제공되는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 6

제1항에 있어서,

상기 마이크로 채널구조체의 주변을 부분적으로 제거함에 따라, 상기 마이크로 채널구조체는 양단에 고정단을 갖는 브릿지(bridge) 구조로 제공되는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 7

제1항에 있어서,

상기 공동 채널을 형성한 후 상기 실리콘기판의 상면에 폴리실리콘 박막층을 형성하는 단계를 더 포함하는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 8

제7항에 있어서,

상기 폴리실리콘 박막층을 형성하는 단계는,

상기 실리콘기판의 상면에 폴리실리콘층을 증착하는 단계; 및

상기 폴리실리콘층의 상면 리세스가 제거되도록 상기 폴리실리콘층의 상면을 폴리싱하는 단계;

를 포함하는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 9

제1항에 있어서,

상기 실리콘기판에 글라스기판을 접합하는 단계를 더 포함하는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 10

제9항에 있어서,

상기 글라스기판을 접합하기 전에 상기 마이크로 채널구조체의 상면에 제1전극층을 형성하는 단계를 더 포함하고,

상기 글라스기판에는 상기 제1전극층과 이격되게 제2전극층이 제공되는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 11

제10항에 있어서,

상기 글라스기판은,

상기 글라스기판의 표면에 제3포토레지스트 패턴을 패터닝하는 단계;

상기 제3포토레지스트 패턴을 이용하여 상기 글라스기판의 표면을 제3에칭하여 상기 글라스기판의 표면에 공진 공간을 형성하는 단계; 및

상기 공진 공간 상에 상기 제2전극층을 형성하는 단계;를 포함하는 공정에 의해 제공되는 것을 특징으로 하는 마이크로채널 공진기 제조방법.

청구항 12

삭제

발명의 설명

기술 분야

[0001] 본 발명은 마이크로채널 공진기 및 그 제조방법으로서, 이동하는 물질의 질량에 따라 공진 주파수가 변화하는 원리를 이용하여 목적물의 질량 및 특성을 측정할 수 있는 마이크로채널 공진기 및 그 제조방법에 관한 것이다.

배경 기술

[0002] 나노바이오멤스(NanoBioMems) 기술이란 생체분자들의 물리적, 화학적, 생물학적 상호작용을 즉시 감지, 측정, 분석, 진단할 수 있는 지능화 및 자동화된 마이크로기계(Micromechanical) 의료기기 및 화학기기를 의미한다.

[0003] 나노바이오멤스 기술 중 하나로서, 기존에는 살아 있는 단일 세포의 질량을 펨토그램(femtogram) 단위까지 측정할 수 있는 마이크로채널 공진 저울(microbalance, microcantilever)이 제시된 바 있으며, 기존 마이크로채널 공진 저울은 미국특허공보 제7,282,329호(2007.10.16)에서 확인할 수 있다.

[0004] 기존 마이크로채널 공진 저울의 측정원리는, 텅빈 공진장치(hollow resonator)를 만들고, 그 안에 유체의 액체 분자 샘플을 주입한다. 공진장치의 주변은 진공공간으로 둘러 쌓여 있지만, 액체 상태의 유체 분자들은 공진장치의 내부에 배치된다. 내부에 배치된 유체 샘플에 고휘 입자가 포함되어 있는 경우, 이 입자가 공진장치 내부에서 이동할 때 공진장치의 진동 주파수(frequency)를 측정하여 입자의 질량을 정확히 측정할 수 있게 된다.

[0005] 그런데, 기존 마이크로채널 공진 저울은 그 형성이 매우 어려울 뿐만 아니라, 여러 단계에 걸쳐 정교하고 복잡한 제조 공정이 요구되어 제작이 용이하지 않은 문제점이 있다. 특히, 기존에는 실리콘기판 상에 미리 마이크로채널이 될 부분을 형성한 후, 이를 이용하여 마이크로 채널 내장 캔틸레버 구조의 빔(beam)을 형성하기 위해 여러 단계에 걸친 복잡한 패터닝 및 식각 공정을 수행해야 하기 때문에 제조가 복잡하고 제조시간이 증가하는 문제점이 있다.

[0006] 이에 따라 최근에는 마이크로채널 공진기의 구조 및 제조 공정을 간소화하기 위한 여러 가지 검토가 이루어지고 있으나, 아직 미흡하여 이에 대한 개발이 요구되고 있다.

발명의 내용

해결하려는 과제

[0007] 본 발명은 구조 및 제조 공정을 간소화할 수 있는 마이크로채널 공진기 및 그 제조방법을 제공한다.

[0008] 특히, 본 발명은 실리콘기판의 내부에 공동 채널(cavity channel)을 형성하고, 공동 채널 내부 벽면을 산화시켜 파이프 형상의 마이크로 채널구조체를 형성할 수 있도록 한 마이크로채널 공진기 및 그 제조방법을 제공한다.

[0009] 또한, 본 발명은 파이프 형상의 마이크로 채널구조체를 다양한 조건 및 형상으로 형성할 수 있는 마이크로채널 공진기 및 그 제조방법을 제공한다.

[0010] 또한, 본 발명은 구조적인 안정성 및 신뢰성을 향상시킬 수 있는 마이크로채널 공진기 및 그 제조방법을 제공한다.

[0011] 또한, 본 발명은 제조비용을 절감할 수 있으며, 다양한 나노바이오멤스 장치 및 분야에 적용할 수 있는 마이크로채널 공진기 및 그 제조방법을 제공한다.

과제의 해결 수단

[0012] 상술한 본 발명의 목적들을 달성하기 위한 본 발명의 바람직한 실시예에 따르면, 이동하는 물질의 질량에 따라 공진 주파수가 변화하는 원리를 이용하여 목적물의 질량 및 특성을 측정할 수 있는 마이크로채널 공진기 제조방법은, 실리콘기판을 제공하는 단계, 실리콘기판의 내부에 공동 채널(cavity channel)을 형성하는 단계, 공동 채널의 내부 벽면을 산화시켜 공동 채널의 내부 벽면에 중공형 마이크로 채널구조체(micro channel structure)를 형성하는 단계, 및 마이크로 채널구조체가 실리콘기판에 대해 공진 운동 가능하도록 마이크로 채널구조체의 주

변을 부분적으로 제거하는 단계를 포함한다.

- [0013] 실리콘기판의 내부의 공동 채널은 요구되는 조건 및 설계 사양에 따라 다양한 방식으로 형성될 수 있다. 일 예로, 실리콘기판의 내부에 공동 채널(cavity channel)을 형성하는 단계는, 실리콘기판 상에 복수개의 트렌치(trench)를 형성하는 단계, 및 복수개의 트렌치를 이용하여 실리콘기판의 내부에 상기 공동 채널을 형성할 수 있도록 실리콘기판을 어닐링(annealing)하는 단계를 포함할 수 있으며, 실리콘기판의 어닐링시 서로 인접한 트렌치가 서로 연결되며 상호 협조적으로 공동 채널을 형성할 수 있다.
- [0014] 공동 채널을 형성하기 위한 트렌치는 요구되는 조건에 따라 다양한 방식으로 형성될 수 있다. 일 예로, 트렌치를 형성하는 단계는, 실리콘기판 상에 제1포토레지스트 패턴을 패터닝하는 단계, 제1포토레지스트 패턴을 이용하여 실리콘기판의 표면을 제1에칭하는 단계, 및 제1포토레지스트 패턴을 제거하는 단계를 포함할 수 있으며, 트렌치는 제1에칭시 소정 깊이를 갖도록 형성될 수 있다.
- [0015] 트렌치가 형성된 실리콘기판을 소정 온도, 압력 및 시간 조건에서 어닐링 처리함으로써 실리콘기판의 내부에 트렌치를 이용한 공동 채널을 형성할 수 있는 바, 트렌치가 형성된 실리콘기판을 어닐링 처리하게 되면, 대략 물방울 모양과 같이 트렌치의 상단 개구부는 서서히 좁아지며 폐쇄됨과 동시에, 트렌치의 하단부는 확장되게 되는데, 이때 서로 인접한 트렌치의 하단부가 서로 연결됨으로써, 서로 인접한 트렌치에 의해 상호 협조적으로 실리콘기판의 내부에 공동 채널이 형성될 수 있다.
- [0016] 또한, 실리콘기판의 내부에 공동 채널을 형성한 후, 실리콘기판의 상면에 폴리실리콘 박막층(Poly-Si LPCVD)을 형성할 수 있다. 일 예로, 폴리실리콘 박막층은 실리콘기판의 상면에 폴리실리콘층을 증착한 후, 폴리실리콘층의 상면 리세스가 제거될 수 있도록 폴리실리콘층의 상면을 폴리싱함으로써 제공될 수 있다. 경우에 따라서는 폴리실리콘 박막층 대신 다른 수단이 대체 수단으로 사용되거나 폴리실리콘 박막층이 제거되는 것도 가능하다.
- [0017] 마이크로 구조체는 실리콘기판의 내부에 형성된 공동 채널의 내부 벽면을 산화시켜 형성된 실리콘 산화막으로써, 공동 채널의 내부 벽면을 따라 공동 채널에 대응하는 중공형 파이프 형상으로 형성될 수 있다. 기존과 달리, 본 발명에서는 마이크로 채널구조체를 형성하기 위해 복잡한 여러 단계의 패터닝 및 식각 공정을 수행할 필요없이, 단순히 공동 채널의 내부 공간을 따라 산소를 공급하여 공동 채널의 내부 벽면을 산화시킴으로써 중공형 마이크로 채널구조체를 형성할 수 있다.
- [0018] 참고로, 본 발명에서 마이크로 채널구조체가 실리콘기판에 대해 공진 운동 가능하도록 마이크로 채널구조체의 주변을 부분적으로 제거한다 함은, 마이크로 채널구조체가 실리콘기판에 대해 공진 운동할 수 있는 구조가 되도록, 마이크로 채널구조체의 주변에 대응하는 실리콘기판 부위를 부분적으로 제거하여 공진공간을 형성하는 것으로 이해될 수 있다.
- [0019] 마이크로 채널구조체가 실리콘기판에 대해 공진 운동 가능한 구조로서는 요구되는 조건 및 설계 사양에 따라 다양한 구조가 적용될 수 있다. 일 예로, 마이크로 채널구조체의 주변을 부분적으로 제거함에 따라, 마이크로 채널구조체는 일단에 고정단을 가지며 타단에 자유단을 갖는 캔틸레버(cantilever) 구조로 제공될 수 있다. 다른 일 예로, 마이크로 채널구조체의 주변을 부분적으로 제거함에 따라, 마이크로 채널구조체는 양단에 고정단을 갖는 브릿지(bridge) 구조로 제공될 수 있다.
- [0020] 마이크로 채널구조체의 주변의 제거 공정은 요구되는 조건 및 설계 사양에 따라 다양한 방식으로 구현될 수 있다. 일 예로, 마이크로 채널구조체의 주변을 부분적으로 제거하는 단계는, 실리콘기판의 상면에 제2포토레지스트 패턴을 패터닝하는 단계, 제2포토레지스트 패턴을 이용하여 실리콘기판에서 마이크로 채널구조체의 주변을 부분적으로 제2에칭하는 단계, 및 제2포토레지스트 패턴을 제거하는 단계를 포함할 수 있다.
- [0021] 또한, 글라스기판을 접합하기 전에 마이크로 채널구조체의 상면에 제1전극층을 형성할 수 있으며, 글라스기판에는 제1전극층과 이격되게 제2전극층이 제공될 수 있다.
- [0022] 글라스기판은 요구되는 조건 및 설계 사양에 따라 다양한 방식으로 제공될 수 있다. 일 예로, 글라스기판은 글라스기판의 표면에 제3포토레지스트 패턴을 패터닝하는 단계, 제3포토레지스트 패턴을 이용하여 글라스기판의 표면을 제3에칭하여 글라스기판의 표면에 공진 공간을 형성하는 단계, 및 공진 공간 상에 제2전극층을 형성하는 단계에 의해 제공될 수 있다. 경우에 따라서는 여타 다른 기계적인 여기 방식 의해 마이크로 채널구조체가 공진 운동하도록 구성하는 것도 가능하다.

발명의 효과

- [0023] 본 발명에 따른 마이크로채널 공진기 및 그 제조방법에 따르면, 구조 및 제조 공정을 간소화할 수 있다.
- [0024] 특히, 본 발명에 따르면 실리콘기판의 내부에 공동 채널(cavity channel)을 형성하고, 단순히 공동 채널의 내부 벽면을 산화시켜 파이프 형상의 마이크로 채널구조체를 형성할 수 있기 때문에, 기존과 같이 여러 단계에 걸친 복잡한 패터닝 및 에칭 공정을 생략할 수 있고, 비교적 간단한 공정으로 마이크로 채널구조체를 형성할 수 있다.
- [0025] 더욱이, 본 발명에 따르면 실리콘기판 내부의 공동 채널은, 실리콘기판 상에 복수개의 트렌치를 형성한 후, 실리콘기판을 어닐링하는 비교적 간단한 공정에 의해 형성될 수 있기 때문에, 구조 및 제조 공정을 보다 간소화할 수 있다.
- [0026] 또한, 본 발명에 따르면 요구되는 조건 및 설계 사양에 따라 다양한 형태 및 구조로 공동 채널을 형성할 수 있으며, 마이크로 채널구조체는 공동 채널을 기반으로 형성될 수 있기 때문에, 구조 및 제조 공정의 제약없이 마이크로 채널구조체를 보다 다양한 조건 및 형상으로 형성할 수 있다.
- [0027] 또한, 본 발명에 따르면 구조적인 안정성 및 신뢰성을 향상시킬 수 있다.
- [0028] 또한, 본 발명에 따르면 다양한 칩 설계가 가능하며, 미세채널의 조건 및 형상을 다양하게 조절할 수 있기 때문에 다양한 연구 분야 및 산업 분야에서 응용이 자유롭다.

도면의 간단한 설명

- [0029] 도 1 및 도 2는 본 발명에 따른 마이크로채널 공진기를 설명하기 위한 도면이다.
- 도 2 내지 도 11은 본 발명에 따른 마이크로채널 공진기 제조방법을 설명하기 위한 도면이다.
- 도 12 및 도 13은 본 발명에 따른 마이크로채널 공진기 제조방법으로서, 어닐링 공정에 의해 공동 채널이 형성되는 원리 및 예를 설명하기 위한 도면이다.
- 도 14는 본 발명의 다른 실시예에 따른 마이크로채널 공진기를 설명하기 위한 도면이다.

발명을 실시하기 위한 구체적인 내용

- [0030] 이하 첨부된 도면들을 참조하여 본 발명의 바람직한 실시예를 상세하게 설명하지만, 본 발명이 실시예에 의해 제한되거나 한정되는 것은 아니다. 참고로, 본 설명에서 동일한 번호는 실질적으로 동일한 요소를 지칭하며, 이러한 규칙 하에서 다른 도면에 기재된 내용을 인용하여 설명할 수 있고, 당업자에게 자명하다고 판단되거나 반복되는 내용은 생략될 수 있다.
- [0031] 도 1 및 도 2는 본 발명에 따른 마이크로채널 공진기를 설명하기 위한 도면이고, 도 2 내지 도 11은 본 발명에 따른 마이크로채널 공진기 제조방법을 설명하기 위한 도면이며, 도 12 및 도 13은 본 발명에 따른 마이크로채널 공진기 제조방법으로서, 어닐링 공정에 의해 공동 채널이 형성되는 원리 및 예를 설명하기 위한 도면이다. 또한, 도 14는 본 발명의 다른 실시예에 따른 마이크로채널 공진기를 설명하기 위한 도면이다.
- [0032] 참고로, 본 발명에 따른 마이크로채널 공진기는 목적물의 질량 및 특성을 측정하기 위해 사용될 수 있다. 경우에 따라서는 본 발명에 따른 마이크로채널 공진기가 측정 대상물의 물리적, 화학적, 생물학적 상호작용을 감지, 측정, 분석, 진단하기 위해 사용되는 것도 가능하며, 그 사용 용도에 의해 본 발명이 제한되거나 한정되는 것은 아니다.
- [0033] 도 1 및 도 2를 참조하면, 본 발명에 따른 마이크로채널 공진기는 실리콘기판(100) 및 글라스기판(200)을 포함한다.
- [0034] 실리콘기판(100) 상에는 공진 운동 가능하게 마이크로 채널구조체(110)가 구비되며, 마이크로 채널구조체(110)의 상면에 형성된 제1전극층(120) 및 글라스기판(200)에 구비된 제2전극층(210) 간의 정전기력 작용에 의해 마이크로 채널구조체(110)가 공진 운동할 수 있다.
- [0035] 상기 마이크로 채널구조체는 실리콘기판(100)의 내부에 공동 채널(cavity channel)(102)을 형성하고, 단순히 공동 채널(102)의 내부 벽면을 산화시킴으로써 중공 파이프 형상으로 형성될 수 있다.
- [0036] 참고로, 마이크로 채널구조체(110)는 일단에 고정단을 가지며 타단에 자유단을 갖는 캔틸레버(cantilever) 구조로 제공될 수 있으나, 경우에 따라서는 마이크로 채널구조체가 양단에 고정단을 갖는 브릿지(bridge) 구조로 제

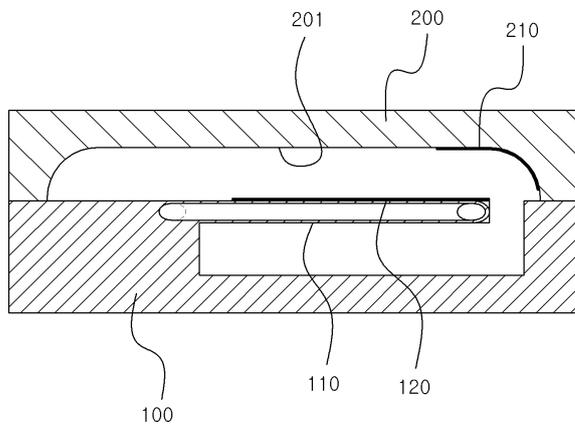
공되는 것도 가능하다.

- [0037] 이하에서는 본 발명에 따른 마이크로채널 공진기 제조방법을 설명하기로 한다.
- [0038] 본 발명에 따른 마이크로채널 공진기는, 실리콘기판(100)을 제공하는 단계, 상기 실리콘기판(100)의 내부에 공동 채널(cavity channel)(102)을 형성하는 단계, 상기 공동 채널(102)의 내부 벽면을 산화시켜 공동 채널(102)의 내부 벽면에 중공형 마이크로 채널구조체(110)를 형성하는 단계, 상기 마이크로 채널구조체(110)가 실리콘기판(100)에 대해 공진 운동 가능하도록 마이크로 채널구조체(110)의 주변을 부분적으로 제거하는 단계, 및 실리콘기판(100)의 상면에 글라스기판(200)을 접합하는 단계를 포함한다.
- [0039] 먼저, 실리콘기판(100)을 제공하고, 상기 실리콘기판(100)의 내부에 공동 채널(cavity channel)(102)을 형성한다.
- [0040] 상기 실리콘기판(100)의 내부의 공동 채널(102)은 요구되는 조건 및 설계 사양에 따라 다양한 방식으로 형성될 수 있다. 일 예로, 상기 실리콘기판(100)의 내부에 공동 채널(cavity channel)(102)을 형성하는 단계는, 상기 실리콘기판(100) 상에 복수개의 트렌치(trench)(101)를 형성하는 단계, 및 상기 복수개의 트렌치(101)를 이용하여 실리콘기판(100)의 내부에 상기 공동 채널(102)을 형성할 수 있도록 실리콘기판(100)을 어닐링(annealing)하는 단계를 포함할 수 있으며, 상기 실리콘기판(100)의 어닐링시 서로 인접한 트렌치(101)가 서로 연결되며 상호 협조적으로 공동 채널(102)을 형성하게 된다.
- [0041] 도 3을 참조하면, 상기 실리콘기판(100)에는 복수개의 트렌치(101)가 소정 배열을 이루도록 형성될 수 있다. 상기 트렌치(101)는 요구되는 조건에 따라 다양한 방식으로 형성될 수 있다. 일 예로, 상기 트렌치(101)를 형성하는 단계는, 실리콘기판(100) 상에 제1포토레지스트 패턴을 패터닝하는 단계, 상기 제1포토레지스트 패턴을 이용하여 실리콘기판(100)의 표면을 제1에칭하는 단계, 및 상기 제1포토레지스트 패턴을 제거하는 단계를 포함할 수 있으며, 상기 트렌치(101)는 제1에칭시 소정 깊이를 갖도록 형성될 수 있다.
- [0042] 다음, 상기 트렌치(101)가 형성된 실리콘기판(100)을 소정 온도, 압력 및 시간 조건에서 어닐링 처리함으로써, 도 4와 같이, 실리콘기판(100)의 내부에 공동 채널(102)을 형성할 수 있다.
- [0043] 참고로, 도 12를 참조하면, 대략 원형홀 형태를 갖는 트렌치(101)가 형성된 실리콘기판(100)을 어닐링 처리하게 되면, 대략 물방울 모양과 같이 트렌치(101)의 상단 개구부는 서서히 좁아지며 폐쇄됨과 동시에, 트렌치(101)의 하단부는 확장되게 되는데, 이때 서로 인접한 트렌치(101)의 하단부가 서로 연결됨으로써, 서로 인접한 트렌치(101)에 의해 상호 협조적으로 실리콘기판(100)의 내부에 공동 채널(102)이 형성될 수 있다.
- [0044] 아울러, 도 13과 같이, 공동 채널(102)의 형성 정도는 트렌치(101)의 직경(ϕ_H), 트렌치(101) 간의 이격 간격(S_H), 및 어닐링 처리 조건을 적절히 변경하여 조절할 수 있다. 가령, 공동 채널(102)의 높이(두께), 공동 채널(102)의 상단부 폐쇄되는 부위의 두께 및 공동 채널(102)의 상면에 형성되는 리세스(도 2의 201 참조)의 깊이와 같은 공동 채널(102)의 형성 조건은, 트렌치(101)의 직경(ϕ_H) 및 트렌치(101) 간의 이격 간격(S_H)을 조절함으로써 변경될 수 있다. 이하에서는 어닐링 공정이 급속 열처리(Rapid thermal anneal)로 진행되되, 1150℃ 온도 조건, 1 atm(760 Torr) 압력 조건, 15분 시간 조건으로 진행된 예를 들어 설명하기로 한다. 물론 요구되는 조건에 따라 어닐링 처리 조건이 적절히 변경될 수 있다.
- [0045] 다음, 도 5 및 도 6과 같이, 상기 실리콘기판(100)의 내부에 공동 채널(102)을 형성한 후, 상기 실리콘기판(100)의 상면에 폴리실리콘 박막층(Poly-Si LPCVD)(130)을 형성할 수 있다. 일 예로, 상기 폴리실리콘 박막층(130)은 실리콘기판(100)의 상면에 폴리실리콘층(130')을 증착한 후, 추후 본딩시 문제될 수 있는 상기 폴리실리콘층(130')의 상면 리세스가 제거될 수 있도록 폴리실리콘층(130')의 상면을 폴리싱함으로써 제공될 수 있다.
- [0046] 참고로, 상기 폴리실리콘 박막층(130)은 주변 구조물 또는 접합 등을 위해 형성될 수 있으며, 경우에 따라서는 폴리실리콘 박막층 대신 다른 수단이 대체 수단으로 사용되거나 폴리실리콘 박막층이 제거되는 것도 가능하다.
- [0047] 다음, 도 7과 같이, 상기 공동 채널(102)의 내부 벽면을 산화시켜 공동 채널(102)의 내부 벽면에 중공형 마이크로 채널구조체(110)를 형성한다.
- [0048] 상기 마이크로 구조체는 실리콘기판(100)의 내부에 형성된 공동 채널(102)의 내부 벽면을 산화시켜 형성된 실리콘 산화막으로써, 공동 채널(102)의 내부 벽면을 따라 공동 채널(102)에 대응하는 중공형 파이프 형상으로 형성될 수 있다. 기존과 달리, 본 발명에서는 마이크로 채널구조체를 형성하기 위해 복잡한 여러 단계의 패터닝 및 식각 공정을 수행할 필요없이, 단순히 공동 채널(102)의 내부 공간을 따라 산소를 공급하여 공동 채널(102)의

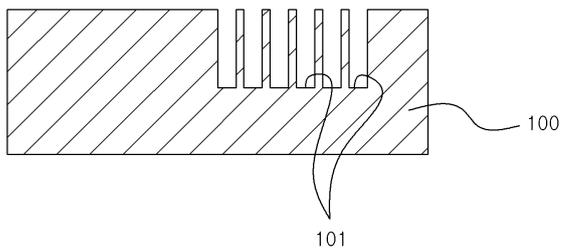
내부 벽면을 산화시킴으로써 중공형 마이크로 채널구조체를 형성할 수 있다.

- [0049] 참고로, 본 발명의 실시예에서는 폴리실리콘 박막층(130)이 먼저 형성된 후, 마이크로 채널구조체(110)가 형성된 예를 들어 설명하고 있지만, 경우에 따라서는 마이크로 채널구조체가 형성된 후 폴리실리콘 박막층이 형성되는 것도 가능하다.
- [0050] 다음, 상기 마이크로 채널구조체(110)가 실리콘기판(100)에 대해 공진 운동 가능하도록 마이크로 채널구조체(110)의 주변을 부분적으로 제거한다.
- [0051] 참고로, 여기서, 상기 마이크로 채널구조체(110)가 실리콘기판(100)에 대해 공진 운동 가능하도록 마이크로 채널구조체(110)의 주변을 부분적으로 제거한다 함은, 마이크로 채널구조체(110)가 실리콘기판(100)에 대해 공진 운동할 수 있는 구조가 되도록, 마이크로 채널구조체(110)의 주변에 대응하는 실리콘기판(100) 부위를 부분적으로 제거하여 공진공간(103)을 형성하는 것으로 이해될 수 있다.
- [0052] 상기 마이크로 채널구조체(110)가 실리콘기판(100)에 대해 공진 운동 가능한 구조로서는 요구되는 조건 및 설계 사양에 따라 다양한 구조가 적용될 수 있다. 일 예로, 상기 마이크로 채널구조체(110)의 주변을 부분적으로 제거함에 따라, 상기 마이크로 채널구조체(110)는 일단에 고정단을 가지며 타단에 자유단을 갖는 캔틸레버(cantilever) 구조로 제공될 수 있다. 다른 일 예로, 상기 마이크로 채널구조체(110)의 주변을 부분적으로 제거함에 따라, 상기 마이크로 채널구조체(110)는 양단에 고정단을 갖는 브릿지(bridge) 구조로 제공될 수 있다.
- [0053] 상기 마이크로 채널구조체(110)의 주변의 제거 공정은 요구되는 조건 및 설계 사양에 따라 다양한 방식으로 구현될 수 있다. 일 예로, 상기 마이크로 채널구조체(110)의 주변을 부분적으로 제거하는 단계는, 도 8과 같이 상기 실리콘기판(100)의 상면에 제2포토레지스트 패턴(140)을 패터닝하는 단계, 도 9와 같이 상기 제2포토레지스트 패턴(140)을 이용하여 실리콘기판(100)에서 마이크로 채널구조체(110)의 주변을 부분적으로 제2에칭하는 단계, 및 상기 제2포토레지스트 패턴(140)을 제거하는 단계를 포함할 수 있다.
- [0054] 참고로, 전술한 제1 및 제2포토레지스트 패턴(140)을 이용한 제1에칭 및 제2에칭 공정으로서의 통상의 포토레지스트 패턴을 이용한 습식 또는 건식 에칭 공정이 적용될 수 있으며, 포토레지스트 패턴 및 에칭 공정의 종류 및 특성에 의해 본 발명이 제한되거나 한정되는 것은 아니다. 또한, 제1 및 제2포토레지스트 패턴(140)의 제거 공정 역시 통상의 애싱(ashing) 및 스트립(strip) 공정에 의해 수행될 수 있다.
- [0055] 다음, 도 10과 같이, 상기 마이크로 채널구조체(110)의 상면에 제1전극층(120)을 형성할 수 있다.
- [0056] 상기 제1전극층(120)은 마이크로 채널구조체(110)의 상면에 금속층을 증착함으로써 형성될 수 있다. 상기 제1전극층(120)으로서는 후술할 제2전극층(210)과 정전기력 작용 가능한 다양한 단일 또는 합금 금속 재질이 사용될 수 있으며, 제1전극층(120)의 종류 및 특성에 의해 본 발명이 제한되거나 한정되는 것은 아니다. 참고로, 상기 제2전극층(210)에 전원이 인가됨에 따라 제2전극층(210)과 정전기력 작용하는 제1전극층(120)에 의해 마이크로 채널구조체가 공진 운동할 수 있다.
- [0057] 다음, 도 11과 같이, 상기 제1전극층(120)과 이격되게 제2전극층(210)을 갖는 글라스기판(200)을 상기 실리콘기판(100)의 상면에 접합한다.
- [0058] 상기 글라스기판(200)은 요구되는 조건 및 설계 사양에 따라 다양한 방식으로 제공될 수 있다. 일 예로, 상기 글라스기판(200)은 글라스기판(200)의 표면에 제3포토레지스트 패턴을 패터닝하는 단계, 상기 제3포토레지스트 패턴을 이용하여 상기 글라스기판(200)의 표면을 제3에칭하여 글라스기판(200)의 표면에 공진 공간을 형성하는 단계, 및 상기 공진 공간 상에 제2전극층(210)을 형성하는 단계에 의해 제공될 수 있다.
- [0059] 상기 제2전극층(210)은 제1전극층(120)은 동일 또는 유사한 재료로 형성될 수 있으며, 제2전극층(210)에는 외부 전원이 연결될 수 있다. 상기 글라스기판(200)은 공진 공간이 형성된 표면이 실리콘기판(100)의 상면(마이크로 채널구조체(110)가 노출되는 면)을 마주하도록 접합될 수 있다.
- [0060] 참고로, 도 9 내지 도 11에서 도시된 마이크로 채널구조체는 캔틸레버 방식의 마이크로 채널구조체의 단부에 대응하는 부위가 될 수 있다.
- [0061] 아울러, 전술 및 도시한 본 발명의 실시예에서는 제1전극층(120) 및 제2전극층(210) 간의 정전기적인 여기(excitation)에 의해 마이크로 채널구조체(110)가 공진 운동하도록 구성된 예를 들어 설명하고 있지만, 경우에 따라서는 여타 다른 기계적인 여기 방식 의해 마이크로 채널구조체가 공진 운동하도록 구성하는 것도 가능하다.
- [0062] 한편, 도 14는 본 발명의 다른 실시예에 따른 마이크로채널 공진기를 설명하기 위한 도면이다.

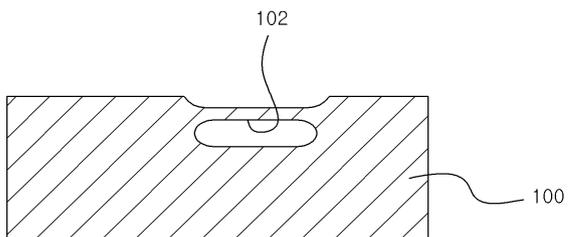
도면2



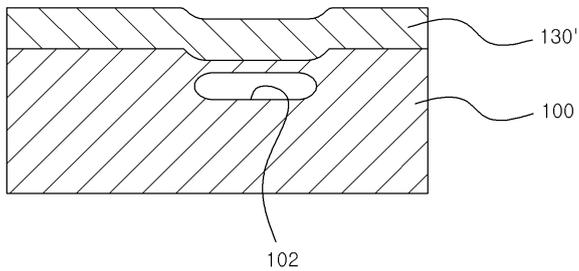
도면3



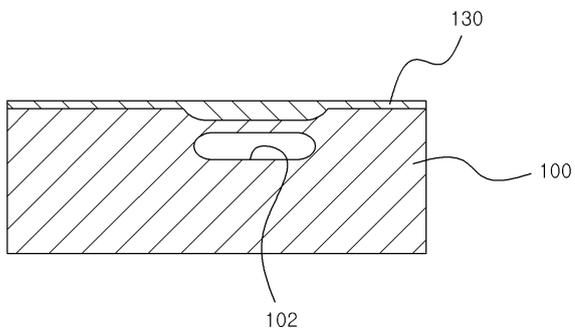
도면4



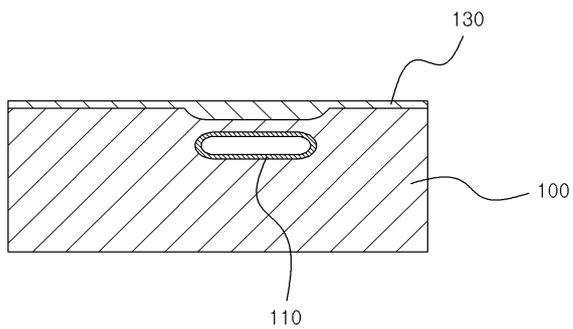
도면5



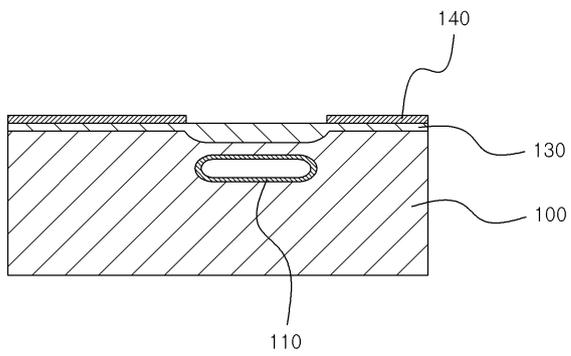
도면6



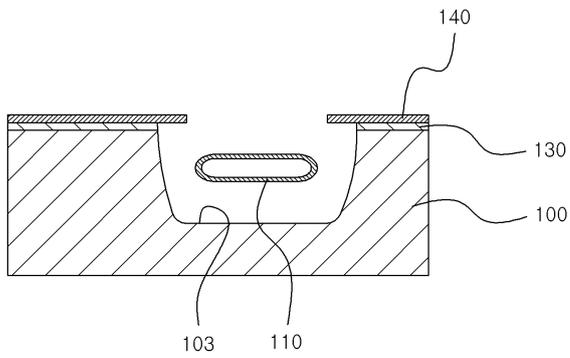
도면7



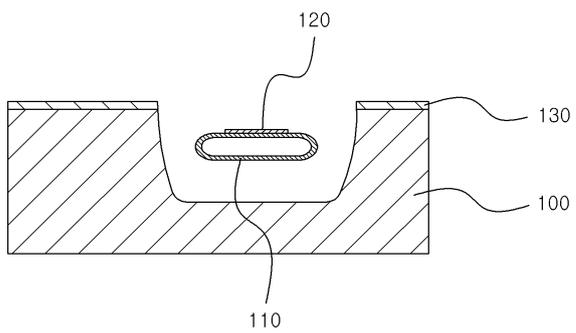
도면8



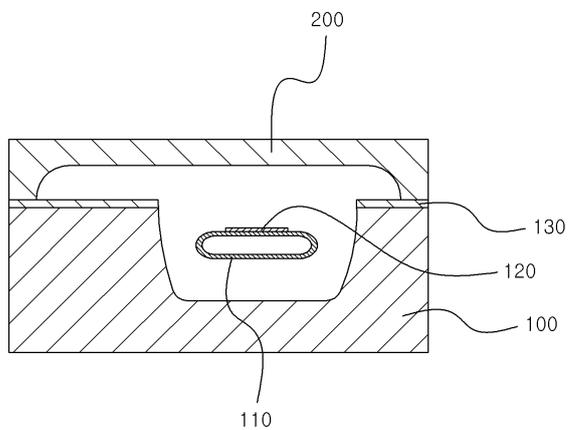
도면9



도면10

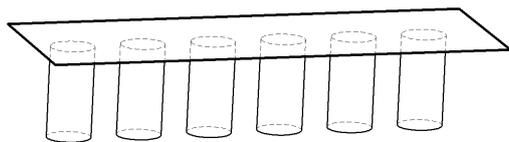


도면11

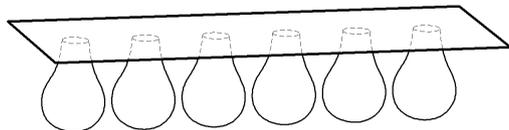


도면12

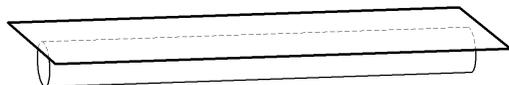
(a)



(b)



(c)



도면13

S_H / Φ_H	1.0	1.4	1.8	2.2	2.6
0.4					
0.6					
0.8					
1.0					
1.2					

도면14

